

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 2002年10月 9日
Date of Application:

出願番号 特願2002-296136
Application Number:

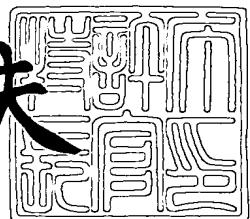
[ST. 10/C] : [JP2002-296136]

出願人 ソニー株式会社
Applicant(s):

2003年 8月 6日

特許庁長官
Commissioner,
Japan Patent Office

今井康夫



【書類名】 特許願

【整理番号】 0290718504

【提出日】 平成14年10月 9日

【あて先】 特許庁長官殿

【国際特許分類】 H04N 11/00

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 近藤 哲二郎

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 立平 靖

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 石橋 淳一

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 和田 成司

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
内

【氏名】 周藤 泰広

【特許出願人】

【識別番号】 000002185

【氏名又は名称】 ソニー株式会社

【代理人】

【識別番号】 100082131

【弁理士】

【氏名又は名称】 稲本 義雄

【電話番号】 03-3369-6479

【手数料の表示】

【予納台帳番号】 032089

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9708842

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像処理装置および方法、記録媒体、並びにプログラム

【特許請求の範囲】

【請求項1】 動きベクトルを用いて入力画像を圧縮する画像処理装置において、

第1のフレームより時間的に前の第2フレームの各画素の特徴量に対応するアドレス毎に、前記画素の位置情報を記憶する記憶手段と、

前記第1のフレームの注目画素の特徴量に対応するアドレスに記憶されている前記位置情報を検出する第1の検出手段と、

前記注目画素の位置と、前記第1の検出手段により検出された前記位置情報で特定される前記第2のフレームの候補画素の位置とからベクトルを算出する算出手段と、

前記ベクトルのうち、前記注目画素の時間的に前の動きベクトルと最も近い前記ベクトルを、前記注目画素の動きベクトルとして検出する第2の検出手段とを備えることを特徴とする画像処理装置。

【請求項2】 動きベクトルを用いて入力画像を圧縮する画像処理装置の画像処理方法において、

第1のフレームより時間的に前の第2のフレームの各画素の特徴量に対応するアドレス毎に、前記画素の位置情報を記憶する記憶ステップと、

前記第1のフレームの注目画素の特徴量に対応するアドレスに記憶されている前記位置情報を検出する第1の検出ステップと、

前記注目画素の位置と、前記第1の検出ステップの処理で検出された前記位置情報で特定される前記第2のフレームの候補画素の位置とからベクトルを算出する算出ステップと、

前記ベクトルのうち、前記注目画素の時間的に前の動きベクトルと最も近い前記ベクトルを、前記注目画素の動きベクトルとして検出する第2の検出ステップと

を含むことを特徴とする画像処理方法。

【請求項3】 動きベクトルを用いて入力画像を圧縮するプログラムであつ

て、

第1のフレームより時間的に前の第2のフレームの各画素の特徴量に対応するアドレス毎の、前記画素の位置情報の記憶を制御する記憶制御ステップと、

前記第1のフレームの注目画素の特徴量に対応するアドレスに記憶されている前記位置情報の検出を制御する第1の検出制御ステップと、

前記注目画素の位置と、前記第1の検出制御ステップの処理で検出された前記位置情報で特定される前記第2のフレームの候補画素の位置とからのベクトルの算出を制御する算出制御ステップと、

前記ベクトルのうち、前記注目画素の時間的に前の動きベクトルと最も近い前記ベクトルの、前記注目画素の動きベクトルとしての検出を制御する第2の検出制御ステップと

を含むことを特徴とするコンピュータが読み取り可能なプログラムが記録されている記録媒体。

【請求項4】 動きベクトルを用いて入力画像を圧縮するプログラムであつて、

第1のフレームより時間的に前の第2のフレームの各画素の特徴量に対応するアドレス毎の、前記画素の位置情報の記憶を制御する記憶制御ステップと、

前記第1のフレームの注目画素の特徴量に対応するアドレスに記憶されている前記位置情報の検出を制御する第1の検出制御ステップと、

前記注目画素の位置と、前記第1の検出制御ステップの処理で検出された前記位置情報で特定される前記第2のフレームの候補画素の位置とからのベクトルの算出を制御する算出制御ステップと、

前記ベクトルのうち、前記注目画素の時間的に前の動きベクトルと最も近い前記ベクトルの、前記注目画素の動きベクトルとしての検出を制御する第2の検出制御ステップと

を含む処理をコンピュータに実行させることを特徴とするプログラム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、画像処理装置および方法、記録媒体、並びにプログラムに関し、特に、動きベクトルを、迅速に検出することができるようした画像処理装置および方法、記録媒体、並びにプログラムに関する。

【0002】

【従来の技術】

図1は、画像の動きを示す動きベクトルを利用して動画像を効率よく圧縮する従来の画像処理装置の動き検出部1の構成例を示している（例えば、特許文献1および特許文献2参照）。

【0003】

フレームメモリ11は、入力端子Tinから入力された画像信号の1フレーム分の画像情報を格納するとともに、格納している画像情報を、次に入力されたフレームの画像情報を格納するとき、フレームメモリ12および特微量抽出部13に出力する。

【0004】

フレームメモリ12は、フレームメモリ11から入力された1フレーム分の画像情報を格納するとともに、格納している画像情報を、次にフレームメモリ11から入力されたフレームの画像情報を格納するとき、動きベクトル検出部13に出力する。

【0005】

動きベクトル検出部13は、フレームメモリ11から入力された1フレーム分の画像情報を、カレントフレームFcの画像情報とし、フレームメモリ12から入力された1フレーム（フレームメモリ11から入力されるフレームより1フレーム分過去のフレーム）分の画像情報を、参照フレームFrの画像情報として、ブロックマッチングにより動きベクトルを検出する。動きベクトル検出部13は、検出した動きベクトルを、出力端子Toutを介して出力する。

【0006】

ここで、ブロックマッチングのアルゴリズムについて、図2を参照して説明する。例えば、カレントフレームFc上に、動きベクトルを検出するために注目する画素（注目画素）P(i, j)を中心としたL（画素数）×L（画素数）から

なる基準ブロックB b、並びに参照フレームF r上に、注目画素P (i, j)の位置に対応するサーチエリアS R、およびそのサーチエリアS R内に、L (画素数) × L (画素数)の画素からなる参照ブロックB r n (n=1, 2, ..., m)がそれぞれ設定される。

【0007】

次に、この基準ブロックB bの各画素と、参照ブロックB r nの各画素間の差分の絶対値の和が、参照ブロックB r nをサーチエリアS R内の全域で水平方向、または、垂直方向に1画素ずつ移動することにより形成される参照ブロックB r 1乃至参照ブロックB r m (参照ブロックB r nが、サーチエリアS R内にm個設定できるものとする)のそれぞれについて算出される。

【0008】

このようにして求められた基準ブロックB bの各画素と参照ブロックB r nの各画素間の差分絶対値和が最小となる参照ブロックB r が、基準ブロックB bに最も近い (類似している) 参照ブロックBrとして求められる。そして、カレントフレームF c上の注目画素P (i, j)に対応する参照フレームF r上の画素P' (i, j)を始点とし、基準ブロックB bに最も近いものとして検出された参照ブロックB r nの中心となる画素P n (i, j)を終点とするベクトルが、注目画素P (i, j)の動きベクトルV (V x, V y)として出力される。

【0009】

次に、図3のフローチャートを参照して、図1の動き検出部1の動き検出処理について説明する。

【0010】

ステップS 1において、動きベクトル検出部13は、フレームメモリ11から入力されたカレントフレームF c上の注目画素P (i, j)の画素位置に応じて、サーチエリアS Rを設定する。

【0011】

ステップS 2において、動きベクトル検出部13は、基準ブロックB bの各画素の画素値と参照ブロックB r nの各画素の画素値間の差分絶対値和の最小値を設定する変数minを初期化する。具体的には、変数minが、画素の階調数に基準ブ

ロックB bを構成する画素数を乗じた値に設定される。例えば、1画素が8ビットのデータであり、基準ブロックB bが3画素×3画素である場合、1画素の階調数は、256階調（256色）（＝2の8乗）で、画素数は、9個となるので、変数minは、2304（＝256×9）に初期化される。

【0012】

ステップS3において、動きベクトル検出部13は、生成された参照ブロックB rの数をカウントするカウンタ変数nを1に初期化する。

【0013】

ステップS4において、動きベクトル検出部13は、基準ブロックB bと参照ブロックB r nの画素間の差分絶対値和が代入される変数sumを0に初期化する。

【0014】

ステップS5において、動きベクトル検出部13は、基準ブロックB bと参照ブロックB r nの画素間の差分絶対値和（＝sum）を求める。すなわち、動きベクトル検出部13は、式（1）で示される演算を実行して、基準ブロックB bと参照ブロックB r nの画素間の差分絶対値和を求める。式（1）中、P_Bb（i, j）は、基準ブロックB bの各画素を、P_Brn（i, j）は、基準ブロックB r nの各画素を示している。

【数1】

$$sum = \sum_{i=1}^L \sum_{j=1}^L |(P_Bb(i, j)) - (P_Brn(i, j))| \quad \dots (1)$$

【0015】

ステップS6において、動きベクトル検出部13は、変数minが変数sumよりも大きいか否かを判定し、大きいと判定した場合、ステップS7に進み、変数minを変数sumに更新し、その時点でのカウンタ変数nの値を動きベクトル番号として登録する。すなわち、今求めた差分絶対値和を示す変数sumが、最小値を示す変数minよりも小さいと言うことは、これまで演算したどの参照ブロックB rよりも、今演算している参照ブロックB rが基準ブロックB bに類似したものであるとみなすことができるので、動きベクトルを求める際の候補とされ、その時点

でのカウンタ n が動きベクトル番号として登録される。

【0016】

ステップ S 6において、変数minが変数sumよりも大きくないと判定された場合、ステップ S 7の処理はスキップされる。

【0017】

ステップ S 8において、動きベクトル検出部 13 は、カウンタ変数 n がサーチエリア S R の参照ブロック B r の総数 m であるか否か、すなわち、いまの参照ブロック B r が、参照ブロック B r m であるか否かを判定し、例えば、総数 m ではないと判定した場合、ステップ S 9において、カウンタ変数 n を 1 だけインクリメントして、ステップ S 4 に戻る。

【0018】

ステップ S 8において、カウンタ変数 n がサーチエリア S R 内の参照ブロック B r の総数 m である、すなわち、今の参照ブロック B r が参照ブロック B r m であると判定された場合、ステップ S 10において、動きベクトル検出部 13 は、登録されている動きベクトル番号に基づいて動きベクトルを出力する。すなわち、ステップ S 4 乃至 S 9 が繰り返されることにより、差分絶対値和が最小となる参照ブロック B r n に対応するカウンタ変数 n が動きベクトル番号として登録されることになるので、動きベクトル検出部 13 は、カレントフレーム F c 上の注目画素 P (i, j) に対応する参照フレーム F r 上の画素 P' (i, j) を始点とし、動きベクトル番号に対応する参照ブロック B r n の中心となる画素 P n (i, j) を終点とするベクトルを、注目画素 P (i, j) の動きベクトル V (V x, V y) として求めて出力する。

【0019】

【特許文献 1】

特開平07-087494号公報

【0020】

【特許文献 2】

特開平07-059093号公報

【0021】

【発明が解決しようとする課題】

しかしながら、上述したブロックマッチングでは、式（1）における演算量が膨大となり、動きベクトルを迅速に検出することができない課題があった。

【0022】

本発明はこのような状況に鑑みてなされたものであり、迅速に、かつ、精度良く、動きベクトルを検出することができるようとするものである。

【0023】**【課題を解決するための手段】**

本発明の画像処理装置は、第1のフレームより時間的に前の第2のフレームの各画素の特徴量に対応するアドレス毎に、画素の位置情報を記憶する記憶手段と、第1のフレームの注目画素の特徴量に対応するアドレスに記憶されている位置情報を検出する第1の検出手段と、注目画素の位置と、第1の検出手段により検出された位置情報で特定される第2のフレームの候補画素の位置とからベクトルを算出する算出手段と、ベクトルのうち、注目画素の時間的に前の動きベクトルと最も近いベクトルを、注目画素の動きベクトルとして検出する第2の検出手段とを備えることを特徴とする。

【0024】

本発明の画像処理方法は、第1のフレームより時間的に前の第2のフレームの各画素の特徴量に対応するアドレス毎に、画素の位置情報を記憶する記憶ステップと、第1のフレームの注目画素の特徴量に対応するアドレスに記憶されている位置情報を検出する第1の検出ステップと、注目画素の位置と、第1の検出ステップの処理で検出された位置情報で特定される第2のフレームの候補画素の位置とからベクトルを算出する算出ステップと、ベクトルのうち、注目画素の時間的に前の動きベクトルと最も近いベクトルを、注目画素の動きベクトルとして検出する第2の検出ステップとを含むことを特徴とする。

【0025】

本発明の記録媒体のプログラムは、第1のフレームより時間的に前の第2のフレームの各画素の特徴量に対応するアドレス毎の、画素の位置情報の記憶を制御する記憶制御ステップと、第1のフレームの注目画素の特徴量に対応するアドレ

スに記憶されている位置情報の検出を制御する第1の検出制御ステップと、注目画素の位置と、第1の検出制御ステップの処理で検出された位置情報で特定される第2のフレームの候補画素の位置とからのベクトルの算出を制御する算出制御ステップと、ベクトルのうち、注目画素の時間的に前の動きベクトルと最も近いベクトルの、注目画素の動きベクトルとしての検出を制御する第2の検出制御ステップとを含むことを特徴とする。

【0026】

本発明のプログラムは、第1のフレームより時間的に前の第2のフレームの各画素の特徴量に対応するアドレス毎の、画素の位置情報の記憶を制御する記憶制御ステップと、第1のフレームの注目画素の特徴量に対応するアドレスに記憶されている位置情報の検出を制御する第1の検出制御ステップと、注目画素の位置と、第1の検出制御ステップの処理で検出された位置情報で特定される第2のフレームの候補画素の位置とからのベクトルの算出を制御する算出制御ステップと、ベクトルのうち、注目画素の時間的に前の動きベクトルと最も近いベクトルの、注目画素の動きベクトルとしての検出を制御する第2の検出制御ステップとを含む処理をコンピュータに実行させることを特徴とする。

【0027】

本発明の画像処理装置および方法、並びにプログラムにおいては、第1のフレームより時間的に前の第2のフレームの各画素の特徴量に対応するアドレス毎に、画素の位置情報が記憶され、第1のフレームの注目画素の特徴量に対応するアドレスに記憶されている位置情報が検出され、注目画素の位置と、検出された位置情報で特定される第2のフレームの候補画素の位置とからベクトルが算出され、ベクトルのうち、注目画素の時間的に前の動きベクトルと最も近いベクトルを、注目画素の動きベクトルとして検出する第2の検出ステップとを含むことを特徴とする。

【0028】

【発明の実施の形態】

図4は、画像の動きを示す動きベクトルを利用して動画像を効率よく圧縮する本発明を適用した画像処理装置の動き検出部51の構成例を示している。

【0029】

フレームメモリ61は、入力端子Tinから入力された画像信号の1フレーム分の画像情報を格納するとともに、格納している画像情報を、次に入力されたフレームの画像情報を格納するとき、特微量抽出部62およびフレームメモリ63に输出する。

【0030】

特微量抽出部62は、フレームメモリ61から供給されたフレーム（カレントフレームFc）上の動きベクトルを検出するために注目する画素（注目画素P）の特微量を抽出する。具体的には、例えば、式（2）に示すような、注目画素Pと、その周辺の8個の画素の画素値の関数fの値が特微量とされる。式（2）中、iは、垂直方向を、jは、水平方向を、Li,j, Li,j+1, Li+1,j, Li+1,j+1は、位置(i,j)の画素値を示している。

【数2】

$$f(L_{i-1,j-1}, L_{i-1,j}, L_{i-1,j+1}, L_{i,j-1}, L_{i,j}, L_{i,j+1}, L_{i+1,j-1}, L_{i+1,j}, L_{i+1,j+1}) \quad \dots \quad (2)$$

【0031】

特微量抽出部62は、抽出した特微量を、動きベクトル検出部66に出力する。

【0032】

フレームメモリ63は、フレームメモリ61から入力された1フレーム分の画像情報を格納するとともに、格納している画像情報を、次にフレームメモリ61から入力されたフレームの画像情報を格納するとき、特微量抽出部64に出力する。

【0033】

特微量抽出部64は、フレームメモリ63から入力されたフレーム（参照フレームFr）（特微量抽出部62で特微量が抽出される注目画素のフレームより1フレーム分過去のフレーム）上の各画素の特微量を、特微量抽出部62が注目画素Pの特微量を抽出する場合と同様の方法で抽出する。特微量抽出部64は、抽

出した、参照フレーム F_r 上の各画素の特微量を、位置情報（例えば、座標情報）とともに、データベース制御部 65 に供給する。

【0034】

データベース制御部 65 は、図 5 に示すような、特微量アドレス 0 乃至 a と、フラグアドレス 0 乃至 b によって示される $a \times b$ 個のセルにより構成されているデータベース 71 を有している。データベース制御部 65 は、特微量抽出部 64 から供給された、参照フレーム F_r の各画素の位置情報を、それとともに供給された特微量に対応する特微量アドレスに対応付けて、フラグアドレス 1 乃至 b の順に格納する。フラグアドレス 0 には、現在、その特微量アドレスに格納されている位置情報の数が格納される。

【0035】

例えば、特微量アドレス 1 に、1 つの位置情報が格納されており（フラグアドレス 1 に格納されており）、フラグアドレス 0（セル（1, 0））に 1 が格納されている場合において、特微量アドレス 1 に対応する特微量の入力があったとき、その特微量とともに入力された位置情報は、特微量アドレス 1 に対応するフラグアドレス 2（セル（1, 2））に格納され、フラグアドレス 0（セル（1, 0））の値は、インクリメントされて 2 となる。

【0036】

図 4 に戻り、動きベクトル検出部 66 は、特微量抽出部 62 から供給されたカレントフレーム F_c 上の注目画素 P の特微量と、データベース制御部 65 のデータベース 71 に設定されている参照フレームに関する情報（以下、参照フレーム特微量情報と称する）を利用して、注目画素 P に対応する動きベクトルを検出する。

【0037】

例えば、動きベクトル検出部 66 は、カレントフレーム F_c の注目画素 P の位置と、データベース 71 において、注目画素 P の特微量に対応する特微量アドレスに対応付けられて設定されている各位置情報により特定される参照フレーム F_r 上の各画素（以下、適宜、候補画素と称する）の位置とからベクトルをそれぞれ算出する。そして動きベクトル検出部 66 は、注目画素 P の過去のベクトルと

最も近いベクトルが算出されたときの候補画素（参照画素）を検出するとともに、カレントフレーム F_c 上の注目画素 P に対応する参照フレーム F_r 上の画素を始点とし、参照画素を終点とするベクトルを、注目画素 P の動きベクトルとして検出する。

【0038】

次に、データベース 71（参照フレーム特微量情報）を生成する場合のデータベース制御部 65 の動作を、図 6 のフローチャートを参照して説明する。

【0039】

ステップ S31において、データベース制御部 65 は、データベース 71 を初期化する。全てのフラグアドレス 0 のセルに 0 が書き込まれ、フラグアドレス 1 乃至 b に格納されている位置情報が消去される。

【0040】

次に、ステップ S32において、データベース制御部 65 は、フレーム内の画素数をカウントするカウンタ変数 n を 0 に初期化する。

【0041】

ステップ S33において、データベース制御部 65 は、特微量抽出部 64 から、参照フレーム F_r 上の 1 個の画素の特微量とその位置情報を取得する。

【0042】

次に、ステップ S34において、データベース制御部 65 は、データベース 71 の、取得した特微量に対応する特微量アドレスを検出するとともに、検出した特微量アドレスの、フラグアドレス 0 に設定されている値 K を 1 だけインクリメントする。

【0043】

ステップ S35において、データベース制御部 65 は、ステップ S33 で取得した位置情報を、ステップ S34 で検出した特微量アドレスのフラグアドレス K + 1 に設定する。

【0044】

ステップ S36において、データベース制御部 65 は、カウンタ変数 n を 1 だけインクリメントする。

【0045】

次に、ステップS37において、データベース制御部65は、カウンタ変数n = 1フレームの画素数であるか否かを判定し、カウンタ変数n = 1フレームの画素数ではないと判定した場合、ステップS33に戻り、それ以降の処理を行う。ステップS37で、カウンタ変数n = 1フレームの画素数であると判定された場合、すなわち、データベース71に、参照フレームFrの各画素の位置情報が、その特微量に対応する特微量アドレスに対応付けられて設定されたとき、処理は終了する。

【0046】

以上のようにしてデータベース71（参照フレーム特微量情報）が生成される。

【0047】

次に、動きベクトル検出処理を、図7のフローチャートを参照して説明する。

【0048】

ステップS51において、動きベクトル検出部66は、特微量抽出部62から、カレントフレームFcの注目画素Pの特微量を取得すると、ステップS52において、データベース制御部65のデータベース71から、ステップS51で取得した特微量に対応する特微量アドレスに対応付けられて設定されている位置情報の1つを読み取る。

【0049】

次に、ステップS53において、動きベクトル検出部66は、注目画素Pの画素値を、フレームメモリ61から読み取り、ステップS54において、ステップS52で読み取った位置情報により特定される参照フレームFrの画素（候補画素）の画素値を、フレームメモリ63から読み取る。

【0050】

ステップS55において、動きベクトル検出部66は、ステップS53で読み取った注目画素Pの画素値と、ステップS54で読み取った候補画素の画素値の差分絶対値を算出する。

【0051】

次に、ステップS56において、動きベクトル検出部66は、ステップS51で取得した特微量に対応する特微量アドレスに対応付けられている位置情報のすべてを読み取ったか否かを判定し、読み取っていない位置情報がまだ残っていると判定した場合、ステップS52に戻って次の位置情報をデータベース71から読み取り、それ以降の処理を実行する。

【0052】

ステップS56で、すべての位置情報が読み取られたと判定された場合（すべての候補画素との差分絶対値が算出されたとき）、ステップS57に進み、動きベクトル検出部66は、ステップS55で算出した差分絶対値の最小値が算出されたときの候補画素を検出する。

【0053】

次に、ステップS58において、動きベクトル検出部66は、カレントフレームF_cの注目画素Pに対応する参照フレームF_r上の画素を始点とし、ステップS57で検出した候補画素（参照画素）を終点とするベクトルを、注目画素Pの動きベクトルとして検出する。

【0054】

すなわちこの動きベクトル検出方法では、例えば、データベース71において、図8に示すカレントフレームF_cの注目画素Pの特微量に対応する特微量アドレスに、図8に示す参照フレームF_r上の3個の候補画素P_r1乃至P_r3の位置情報が設定されている場合、注目画素Pの画素値と、各候補画素P_r1乃至P_r3の画素値との差分絶対値がそれぞれ算出され、最も小さい差分絶対値が算出された候補画素P_rが参照画素として検出される。そしてカレントフレームF_cの注目画素Pに対応する参照フレームF_r上の画素を始点とし、検出された参照画素を終点とするベクトルが、注目画素Pの動きベクトルとして検出される。

【0055】

図7に戻り、ステップS59において、動きベクトル検出部66は、カレントフレームF_cのすべての画素の特微量を、特微量抽出部62から取得したか否かを判定し、特微量を取得していない画素がカレントフレームF_c上にまだ残っていると判定した場合、ステップS51に戻って次の注目画素Pの特微量を取得し、

それ以降の処理を実行する。

【0056】

ステップS59で、カレントフレームFc上のすべての画素の特徴量が取得されたと判定された場合、すなわちカレントフレームFcのすべての画素に対応する動きベクトルが検出されたとき、処理は終了する。

【0057】

なお以上において候補画素は、注目画素Pの特徴量に対応する特徴量アドレスに対応付けられている位置情報で特定される画素とされたが、その画素の周辺の画素をさらに候補画素とすることもできる。

【0058】

例えば、図9の例の場合、画素Pr1乃至Pr3と、それらを中心とする所定の大きさのブロックの4隅の画素Pr11乃至Pr14, Pr21乃至Pr24, Pr31乃至Pr34が候補画素となる。

【0059】

また、すべての候補画素の周辺画素ではなく、候補画素の信頼度を評価して信頼度が最も高かった候補画素の周辺画素のみを候補画素に含めることもできる。なお信頼度が最も高いとは、例えば、注目画素Pとの差分絶対値が最も小さいことを意味する。

【0060】

例えば、図10の場合、画素Pr1乃至Pr3と、信頼度が最も高かった画素Pr1の周辺の4個の画素Pr11乃至画素Pr14が候補画素となる。

【0061】

また、図9に示したように、注目画素Pの特徴量に対応する特徴量アドレスに応付けられている位置情報で特定される画素（以下、第1の候補画素と称する）と、その周辺の画素（以下、第2の候補画素と称する）とを候補画素とするが、ステップS55での算出結果に、第1の候補画素の信頼度に応じた重み付けをすることができる。

【0062】

例えば、画素Pr1乃至画素Pr3の評価値が、それぞれ評価値H1乃至評価

値H3とあった場合、画素Pr1と画素Pr11乃至Pr14について得られたステップS55での差分絶対値のそれには評価値H1が乗算され、画素Pr2と画素Pr21乃至Pr24について得られたステップS55での差分絶対値のそれには評価値H2が乗算され、そして画素Pr3と画素Pr31乃至Pr34について得られたステップS55での差分絶対値のそれには評価値H3が乗算される。

【0063】

次に、他の動きベクトル検出処理を、図11のフローチャートを参照して説明する。

【0064】

ステップS71において、動きベクトル検出部66は、特微量抽出部62から、カレントフレームFcの注目画素Pの特微量を取得すると、ステップS72において、注目画素Pの位置に対応したサーチエリアSRを設定する。

【0065】

次に、ステップS73において、動きベクトル検出部66は、データベース制御部65のデータベース71において、ステップS71で取得した特微量に対応する特微量アドレスに対応付けられて設定されている位置情報のうち、ステップS72で設定したサーチエリアSR内の画素の位置情報を読み取る。

【0066】

ステップS74において、動きベクトル検出部66は、ステップS73で読み取った位置情報の1つの選択する。

【0067】

ステップS75乃至ステップS77においては、図7のステップS53乃至ステップS55における場合と同様の処理が行われるので、その説明は省略する。

【0068】

ステップS78において、動きベクトル検出部66は、ステップS73で読み取ったサーチエリアSR内の位置情報のすべてを選択したか否かを判定し、選択されていない位置情報がまだ残っていると判定した場合、ステップS74に戻つて次の位置情報を選択し、それ以降の処理を実行する。

【0069】

ステップS78で、すべての位置情報が選択されたと判定された場合（サーチエリア内のすべての候補画素との差分絶対値が算出されたとき）、ステップS79に進む。

【0070】

ステップS79乃至ステップS81においては、図7のステップS57乃至ステップS59における場合と同様の処理が行われるので、その説明は省略する。

【0071】

すなわちこの例の場合、データベース71において、例えば、図12に示すカレントフレームFcの注目画素Pの特徴量に対応する特徴量アドレスに、図12に示す参照フレームFr上の3個の候補画素Pr1乃至Pr3の位置情報が設定されている場合、そのうちの、設定されたサーチエリアSR内の候補画素Pr2, Pr3の画素値について差分絶対値が算出され、そのうち最も小さい差分絶対値が算出されたときの候補画素Prが参照画素として検出される。

【0072】

このようにサーチエリアSR内の候補画素についてのみ差分絶対値が算出されるので、動きベクトル検出をより迅速に行うことができる。

【0073】

なお、この例の場合においても、候補画素を、図9および図10を参照して上述したように決定したり、ステップS77で算出される差分絶対値に重み付けすることができる。

【0074】

次に、他の動きベクトル検出処理を、図13のフローチャートを参照して説明する。

【0075】

ステップS91において、動きベクトル検出部66は、特徴量抽出部62から、カレントフレームFcの注目画素Pの特徴量を取得すると、ステップS92において、注目画素Pを中心とする基準ブロックBbを生成する。

【0076】

次に、ステップS93において、動きベクトル検出部66は、データベース制御部65のデータベース71から、ステップS91で取得した特微量に対応する特微量アドレスに対応付けられて設定されている位置情報の1つを読み取る。

【0077】

ステップS94において、動きベクトル検出部66は、ステップS93で読み取った位置情報により特定される画素（候補画素）を中心とする参照ブロックBrを生成する。

【0078】

次に、ステップS95において、動きベクトル検出部66は、ステップS92で生成した基準ブロックBbの各画素の画素値と、ステップS94で生成した参照ブロックBrの各画素の画素値との差分絶対値和を算出する。

【0079】

ステップS96において、動きベクトル検出部66は、ステップS91で取得した特微量に対応する特微量アドレスに対応付けられている位置情報のすべてを読み取ったか否かを判定し、読み取られていない位置情報がまだ残っていると判定した場合、ステップS93に戻り、次の位置情報を読み取る。

【0080】

ステップS96で、すべての位置情報が読み取られたと判定された場合（すべての候補画素についての差分絶対値和が算出されたとき）、ステップS97に進み、動きベクトル検出部66は、ステップS95で算出した差分絶対値和の最小値が算出されたときの候補画素（参照画素）を検出する。

【0081】

ステップS98において、動きベクトル検出部66は、カレントフレームFcの注目画素Pに対応する参照フレームFr上の画素を始点とし、ステップS97で検出された参照画素を終点とするベクトルを、注目画素Pの動きベクトルとして検出する。

【0082】

ステップS99においては、図7のステップS59における場合と同様の処理が行われるので、その説明は省略する。

【0083】

なお、この例の場合においても、候補画素を、図9および図10を参照して上述したように決定したり、ステップS95で算出される差分絶対値和に重み付けすることができる。

【0084】

次に、他の動きベクトル検出処理を、図14のフローチャートを参照して説明する。

【0085】

ステップS111において、動きベクトル検出部66は、特微量抽出部62から、カレントフレームFcの注目画素Pの特微量を取得すると、ステップS112において、注目画素Pを中心とする基準ブロックBbを生成する。

【0086】

次に、ステップS113において、動きベクトル検出部66は、注目画素Pの位置に対応するサーチエリアSRを設定する。

【0087】

ステップS114において、動きベクトル検出部66は、データベース制御部65のデータベース71において、ステップS111で取得した特微量に対応する特微量アドレスに対応付けられて設定されている位置情報のうち、ステップS113で設定したサーチエリアSR内の画素の位置情報を読み取る。

【0088】

次に、ステップS115において、動きベクトル検出部66は、ステップS114で読み取った位置情報の1つを選択する。

【0089】

ステップS116, 117においては、図13のステップS94, 95における場合と同様の処理が行われているので、その説明は省略する。

【0090】

ステップS118において、動きベクトル検出部66は、ステップS114で読み取られた位置情報のすべてを選択したか否かを判定し、選択されていない位置情報がまだ残っていると判定した場合、ステップS115に戻り、次の位置情

報を選択する。

【0091】

ステップS118で、すべての位置情報が選択されたと判定された場合、ステップS119に進む。

【0092】

ステップS119乃至ステップS121においては、図13のステップS97乃至ステップS99における場合と同様の処理が行われるので、その説明は省略する。

【0093】

なお、この例の場合においても、候補画素を、図9および図10を参照して上述したように決定したり、ステップS117で算出された差分絶対値和に重み付けすることができる。

【0094】

次に、他の動きベクトル検出処理を、図15のフローチャートを参照して説明する。

【0095】

ステップS131において、動きベクトル検出部66は、特微量抽出部62から、注目画素Pの特微量を取得すると、ステップS132において、データベース制御部65のデータベース71から、ステップS131で取得した特微量に対応する特微量アドレスに対応付けられて設定されている位置情報の1つを読み取る。

【0096】

次に、ステップS133において、動きベクトル検出部66は、注目画素Pに対応する参照フレームFr上の画素を始点とし、ステップS132で読み取った位置情報により特定される候補画素を終点とするベクトルを算出する。

【0097】

ステップS134において、動きベクトル検出部66は、ステップS131で取得した特微量に対応する特微量アドレスに対応付けられている位置情報のすべてを読み取ったか否かを判定し、読み取っていない位置情報がまだ残っていると

判定した場合、ステップS132に戻って、次の位置情報をデータベース71から読み取り、それ以降の処理を行う。

【0098】

ステップS134で、すべての位置情報が読み取られたと判定された場合（すべての候補画素とのベクトルが算出されたとき）、ステップS135に進み、動きベクトル検出部66は、ステップS133で算出されたベクトルのうち、注目画素Pの、カレントフレームFcの1つ前のフレームにおける動きベクトルと最も近いベクトルを検出し、それを注目画素Pの動きベクトルとする。

【0099】

なお、注目画素Pの動きベクトルは、次のステップS136において、注目画素Pの位置に関連付けて記憶されるので、動きベクトル検出部66は、記憶したこの情報から、注目画素Pの、カレントフレームFcの1つ前のフレームにおける動きベクトルを取得する。

【0100】

ステップS136で、ステップS135で検出された動きベクトルが記憶されると、ステップS137に進む。ステップS137においては、図7のステップS59における場合と同様の処理が行われるので、その説明は省略する。

【0101】

なお、この例の場合においても、候補画素を、図9および図10を参照して上述したように決定したり、ステップS133で算出されるベクトルに重み付けをすることができる。

【0102】

次に、他の動きベクトル検出処理を、図16のフローチャートを参照して説明する。

【0103】

ステップS151において、動きベクトル検出部66は、特微量抽出部62から、カレントフレームFcの注目画素Pの特微量を取得すると、ステップS152において、データベース制御部65のデータベース71から、ステップS151で取得した特微量に対応する特微量アドレスに対応付けられて設定されている

位置情報を読み取る。

【0104】

次に、ステップS153において、動きベクトル検出部66は、ステップS152で読み取った位置情報により特定される候補画素の重心点を算出する。

【0105】

ステップS154において、動きベクトル検出部66は、カレントフレームFcの注目画素Pに対応する参照フレームFr上の画素を始点とし、ステップS153で検出した候補画素の重心点を終点とするベクトルを、注目画素Pの動きベクトルとして検出する。

【0106】

ステップS155においては、図7のステップS59における場合と同様の処理が行われるので、その説明は省略する。

【0107】

なお、この例の場合においても、候補画素を、図9および図10を参照して上述したように決定することができる。

【0108】

上述した一連の処理は、ソフトウェアにより実行することもできる。そのソフトウェアは、そのソフトウェアを構成するプログラムが、専用のハードウェアに組み込まれているコンピュータ、または、各種のプログラムをインストールすることで、各種の機能を実行することが可能な、例えば汎用のパーソナルコンピュータ（図17）などに、記録媒体からインストールされる。

【0109】

この記録媒体は、図17に示すように、コンピュータとは別に、ユーザにプログラムを提供するために配布される、プログラムが記録されている磁気ディスク131（フレキシブルディスクを含む）、光ディスク132（CD-ROM（Compact Disk-Read Only Memory）、DVD（Digital Versatile Disk）を含む）、光磁気ディスク133（MD（Mini-Disk）（商標）を含む）、もしくは半導体メモリ134などよりなるパッケージメディアなどにより構成される。

【0110】

また、本明細書において、記録媒体に記録されるプログラムを記述するステップは、記載された順序に沿って時系列的に行われる処理はもちろん、必ずしも時系列的に処理されなくとも、並列的あるいは個別に実行される処理をも含むものである。

【0111】

【発明の効果】

本発明によれば、動きベクトルを迅速に検出することができる。

【図面の簡単な説明】

【図1】

従来の動き検出部の構成例を示している。

【図2】

ブロックマッチングのアルゴリズムを説明する図である。

【図3】

従来の動き検出処理を説明するフローチャートである。

【図4】

本発明を適用した動き検出部の構成例を示しているブロック図である。

【図5】

図4のデータベースのデータ構造を示している図である。

【図6】

データベース生成処理を説明するフローチャートである。

【図7】

動きベクトル検出処理を説明するフローチャートである。

【図8】

動きベクトル検出処理を説明する図である。

【図9】

候補画素の決定方法を説明する図である。

【図10】

候補画素の他の決定方法を説明する図である。

【図11】

他の動きベクトル検出処理を説明するフローチャートである。

【図12】

動きベクトル検出処理を説明する他の図である。

【図13】

他の動きベクトル検出処理を説明するフローチャートである。

【図14】

他の動きベクトル検出処理を説明するフローチャートである。

【図15】

他の動きベクトル検出処理を説明するフローチャートである。

【図16】

他の動きベクトル検出処理を説明するフローチャートである。

【図17】

パーソナルコンピュータの構成例を示すブロック図である。

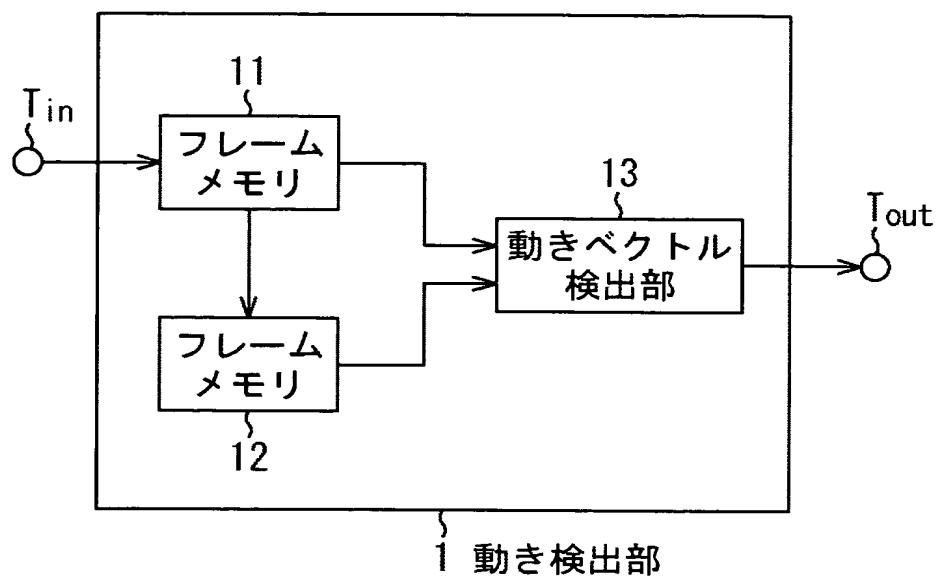
【符号の説明】

5 1 動き検出部, 6 1 フレームメモリ, 6 2 特微量抽出部, 6 3
フレームメモリ, 6 4 特微量抽出部, 6 5 データベース制御部, 6
6 動きベクトル検出部, 7 1 データベース

【書類名】図面

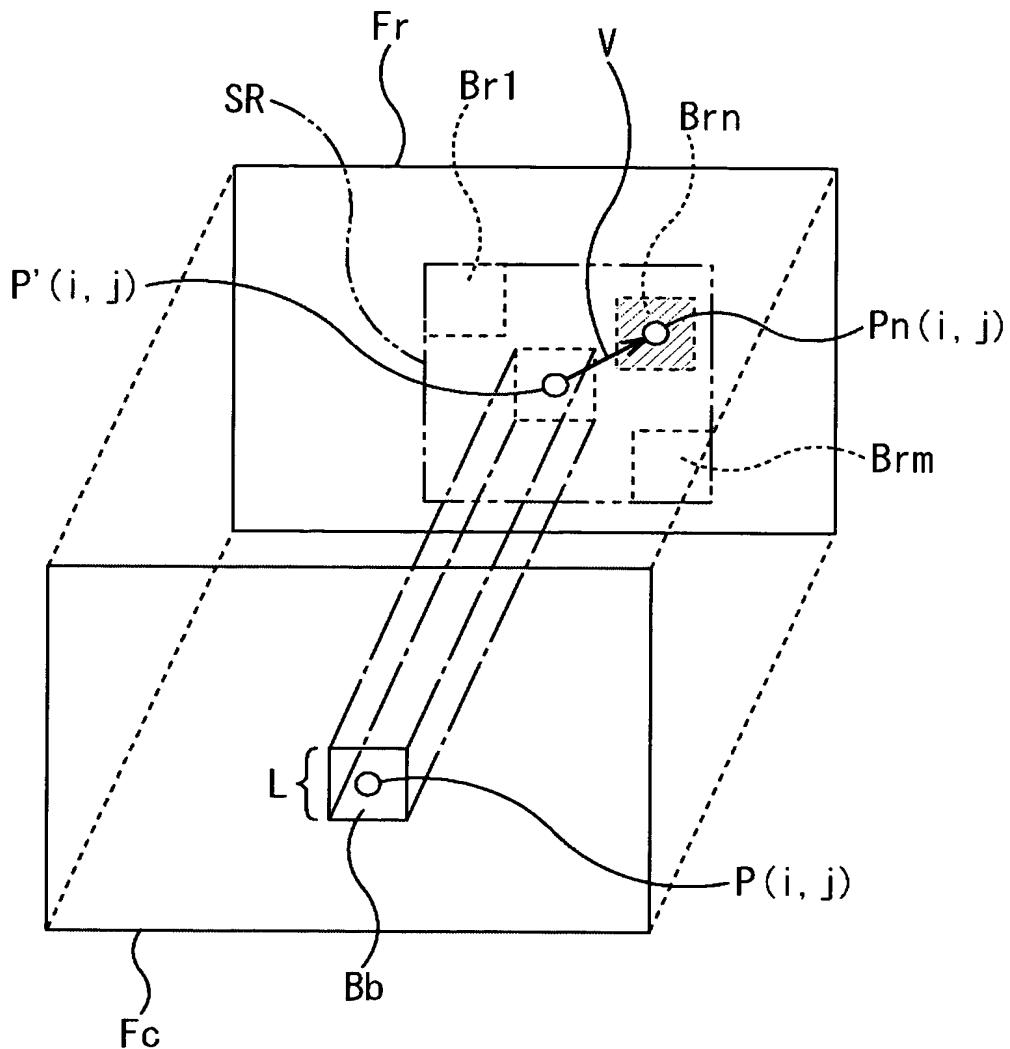
【図1】

図1

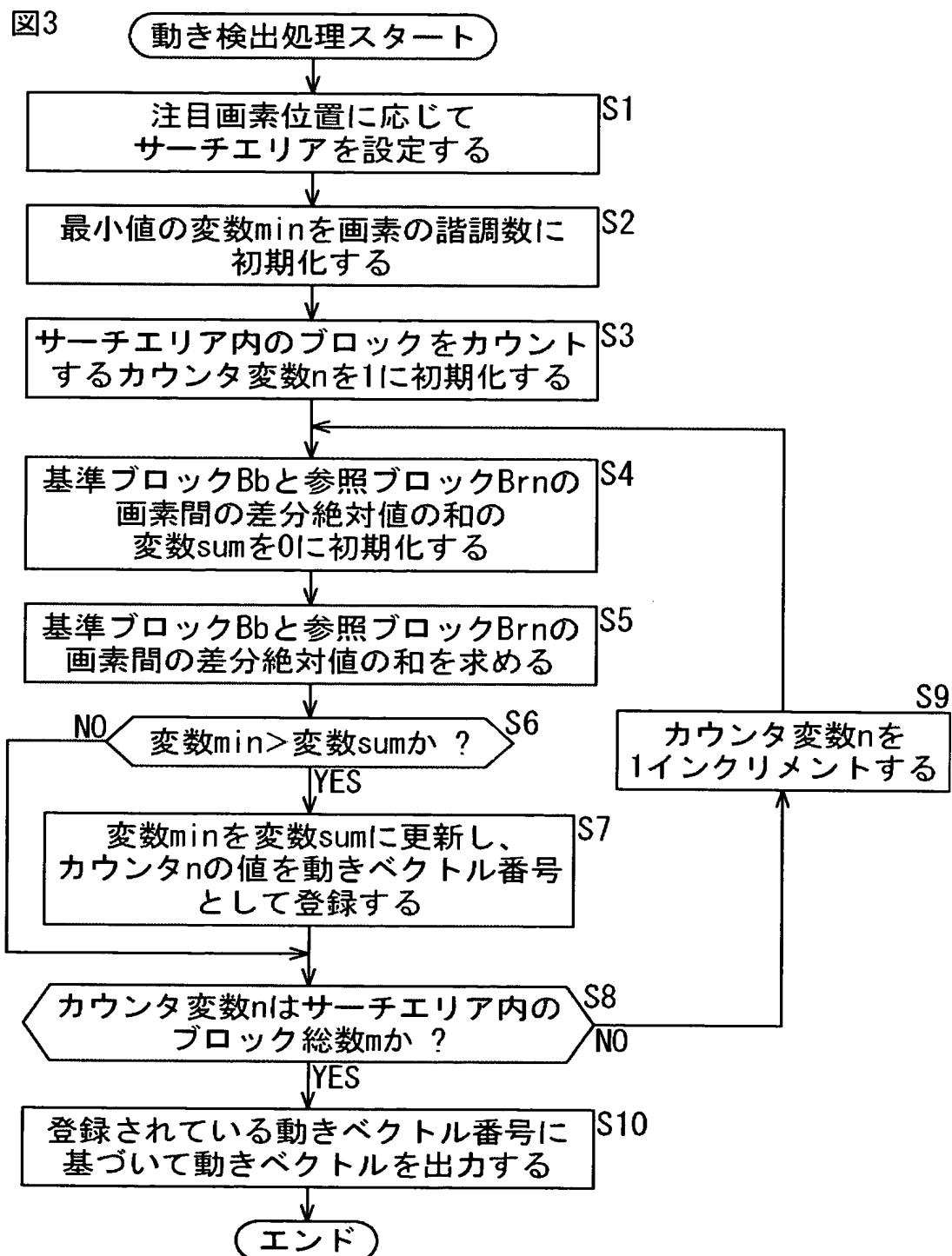


【図2】

図2

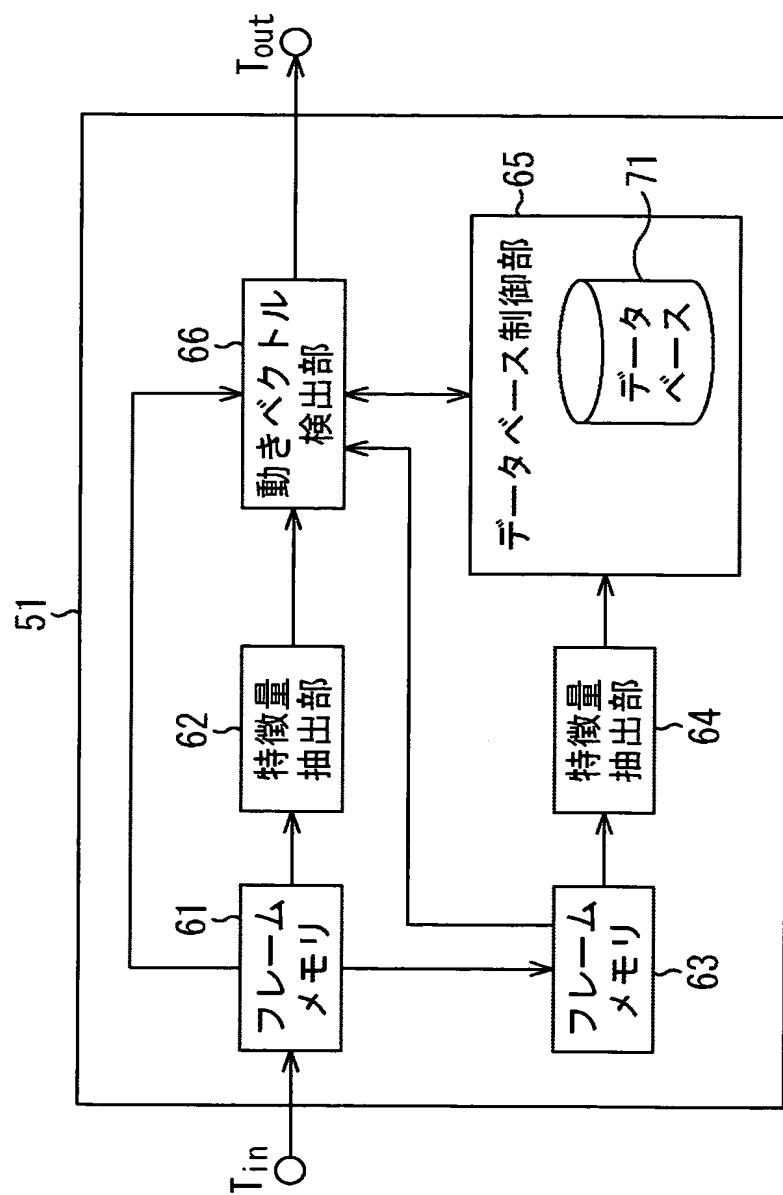


【図3】



【図4】

図4



【図5】

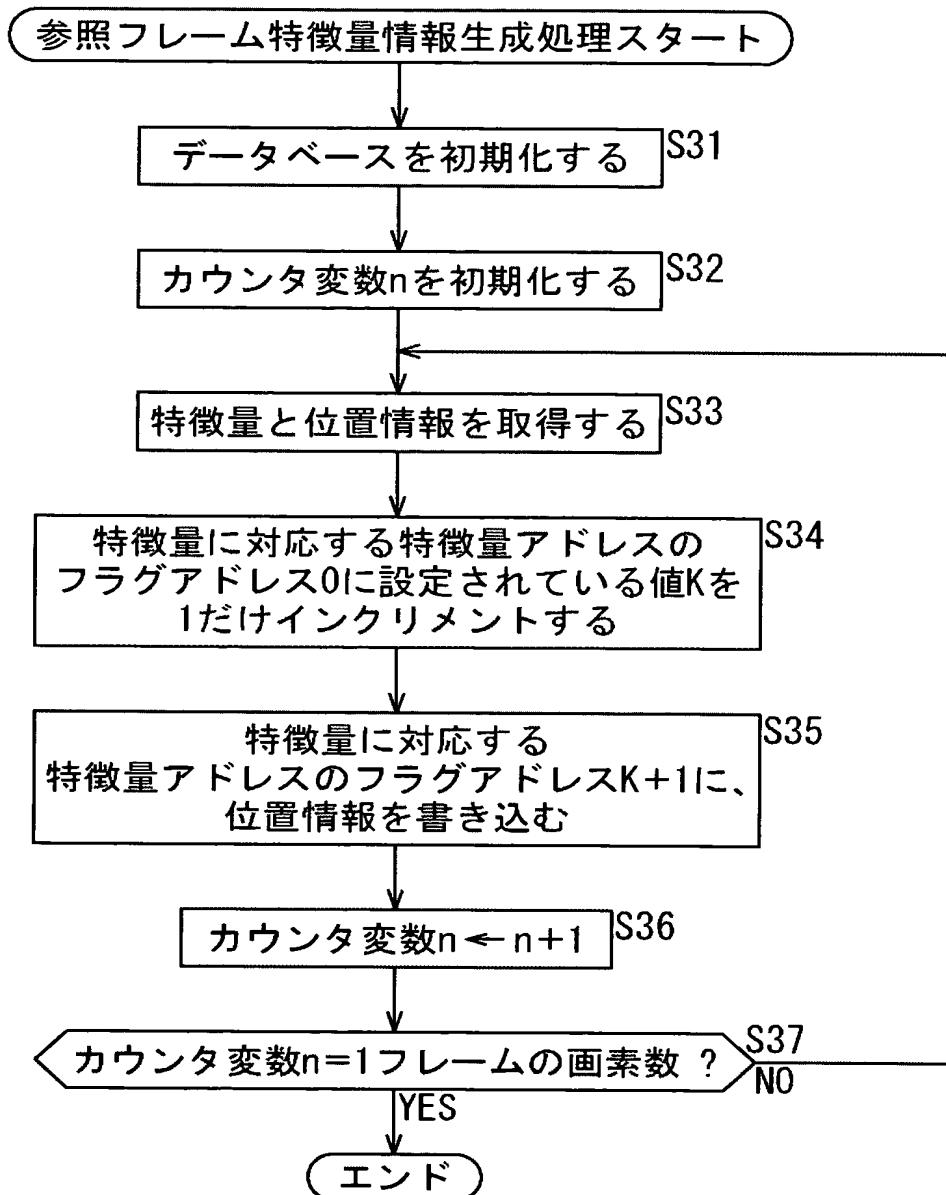
図5

~71

| 特徴量 アドレス | 0 | 1 | 2 | ... | b |
|-------------|---|--------|--------|--------|--------|
| フラグ アドレス | 0 | (0, 0) | (0, 1) | (0, 2) | (0, b) |
| 0 | 0 | (1, 0) | (1, 1) | (1, 2) | (1, b) |
| 1 | | | | | |
| 2 | | | | | |
| ... | | | | | |
| a | | | | | (a, b) |
| | | | | | (a, 0) |
| | | | | | (a, 1) |

【図6】

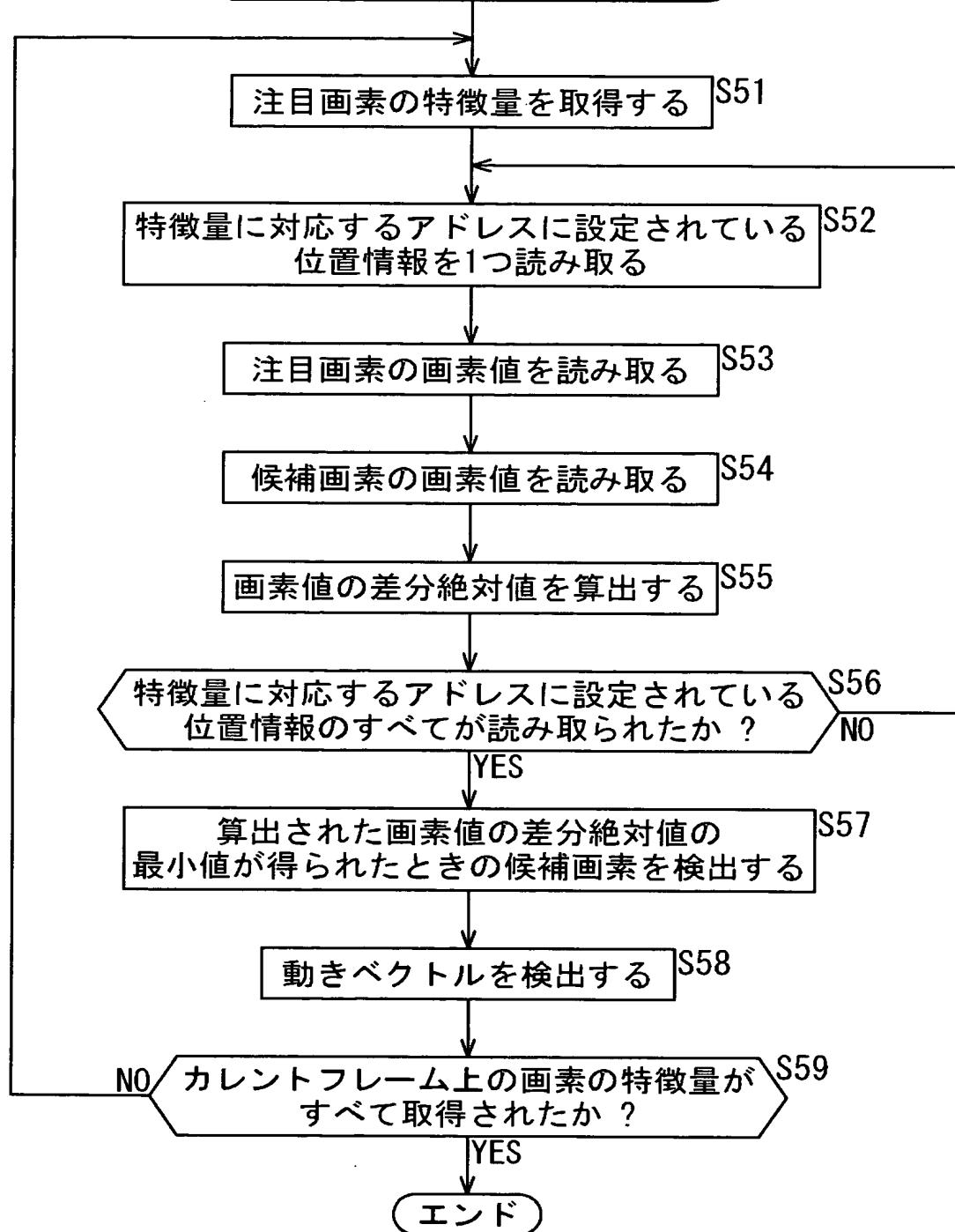
図6



【図7】

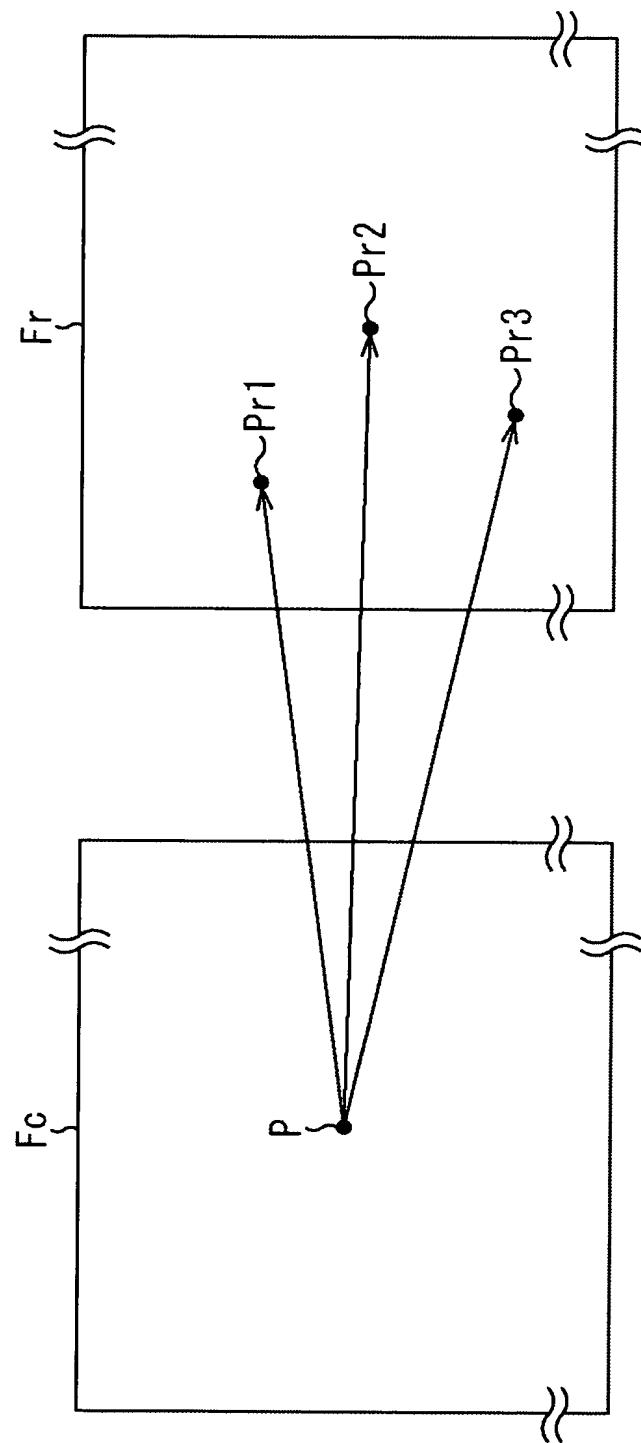
図7

動きベクトル検出処理スタート



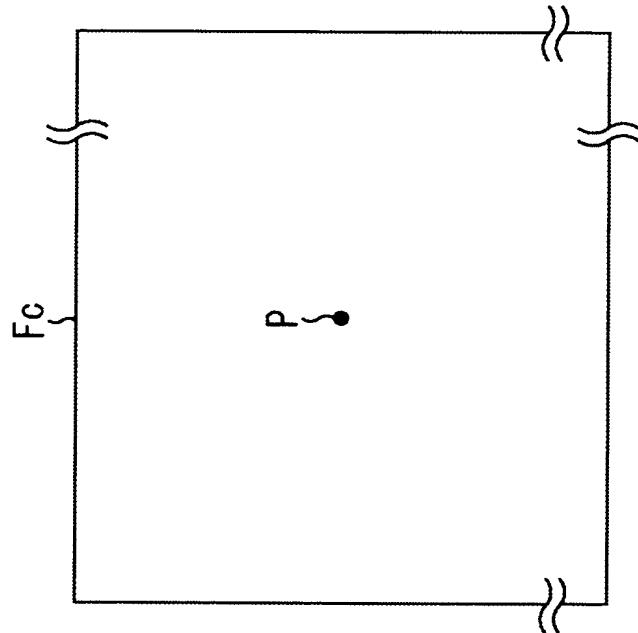
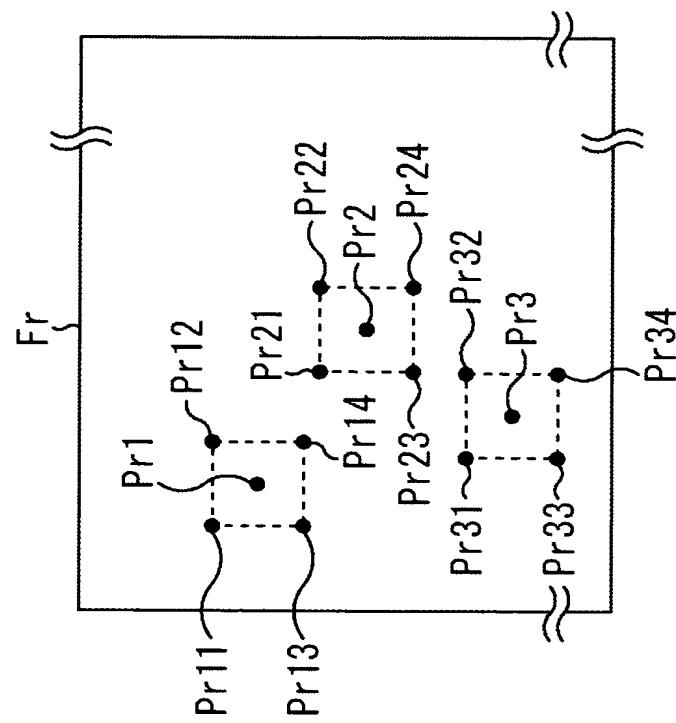
【図8】

図8



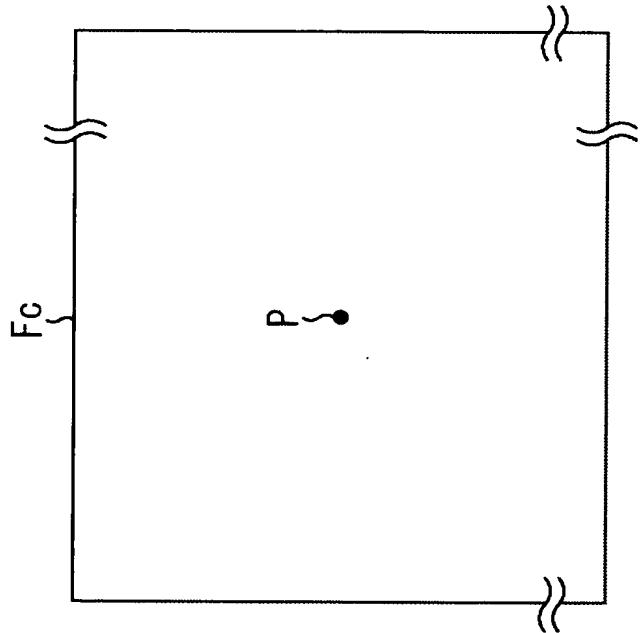
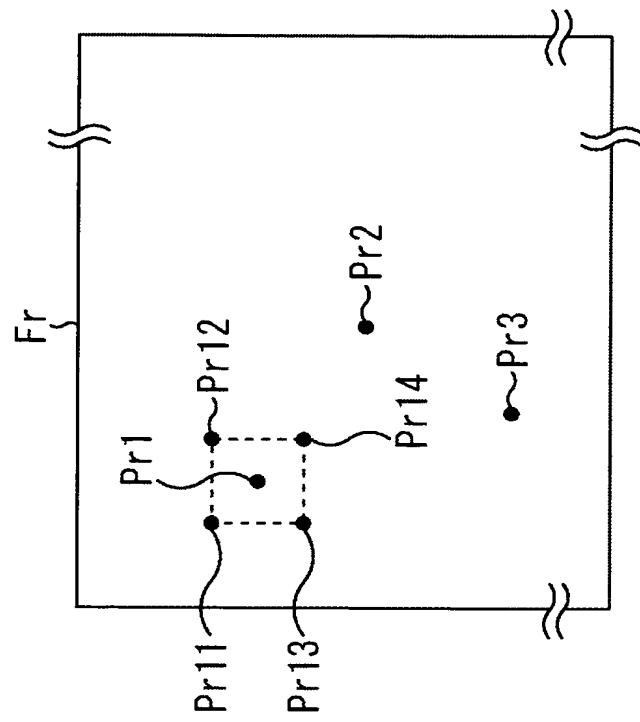
【図9】

図9



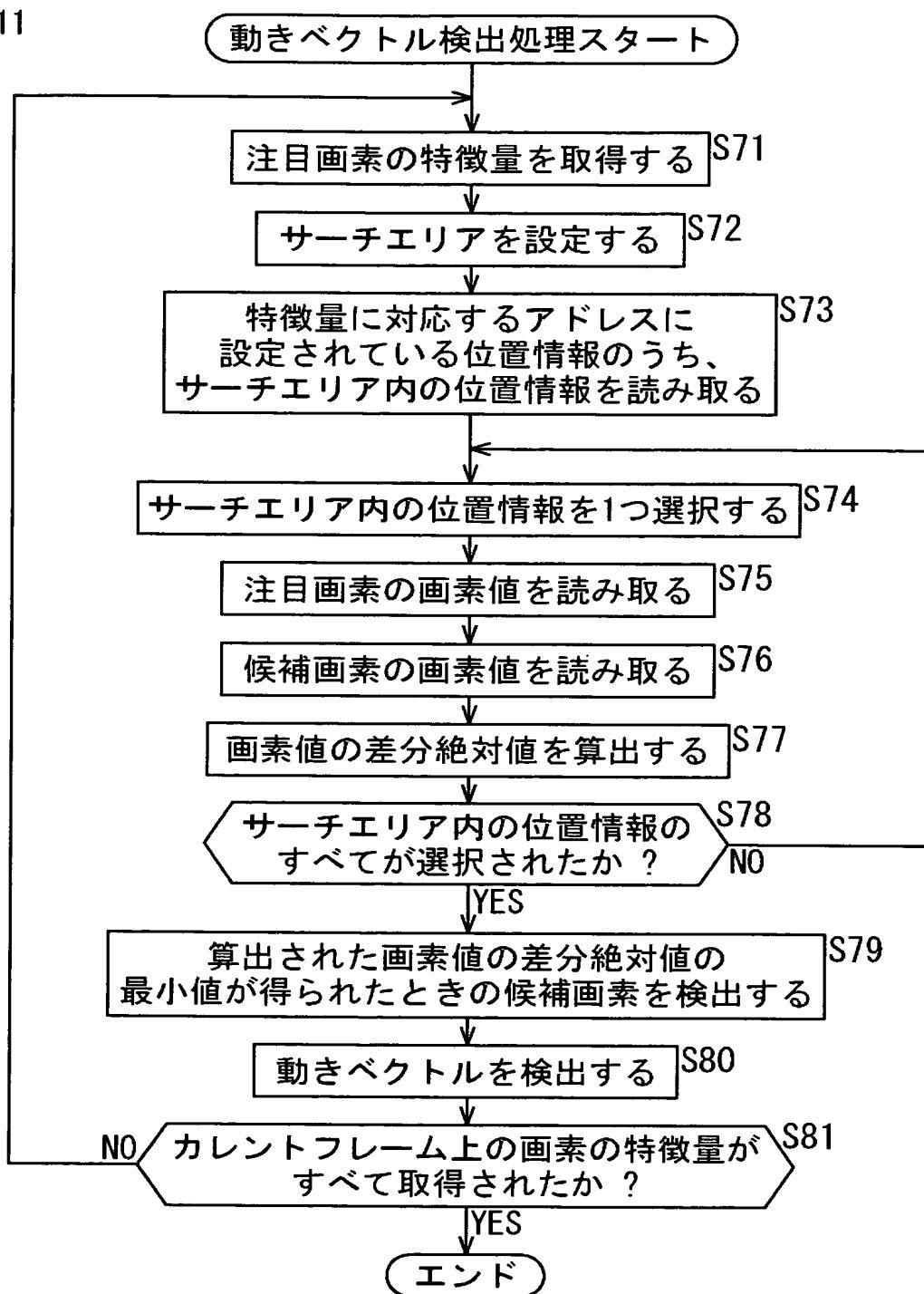
【図10】

図10



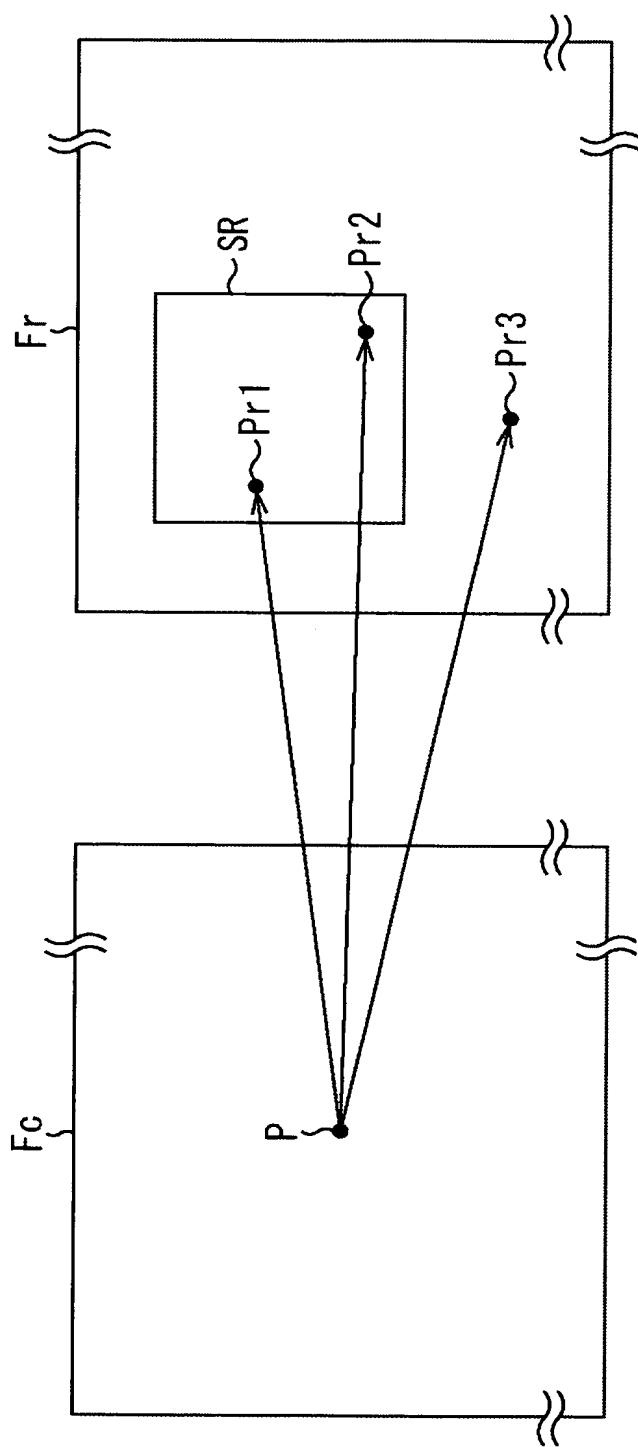
【図11】

図11



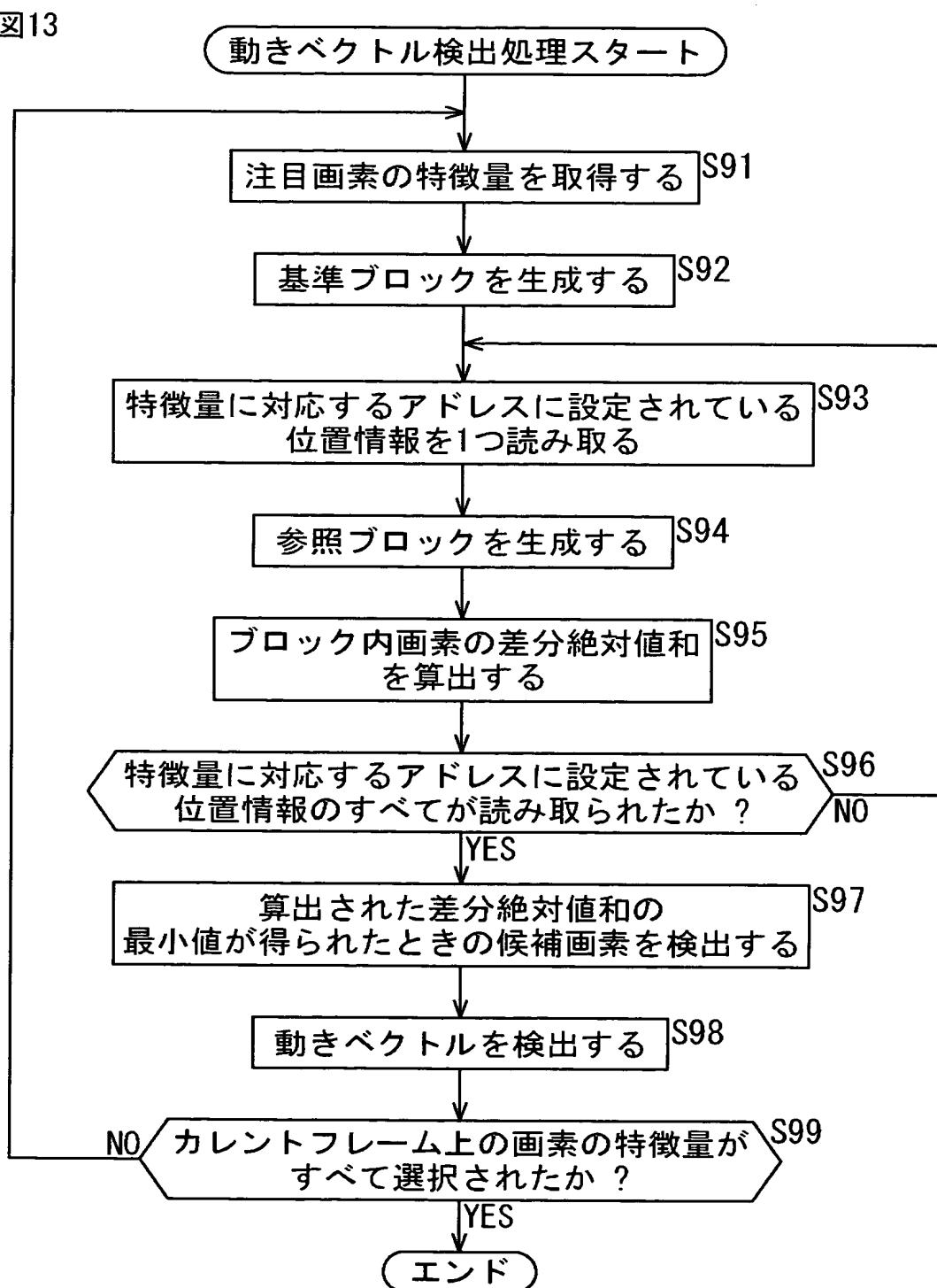
【図12】

図12



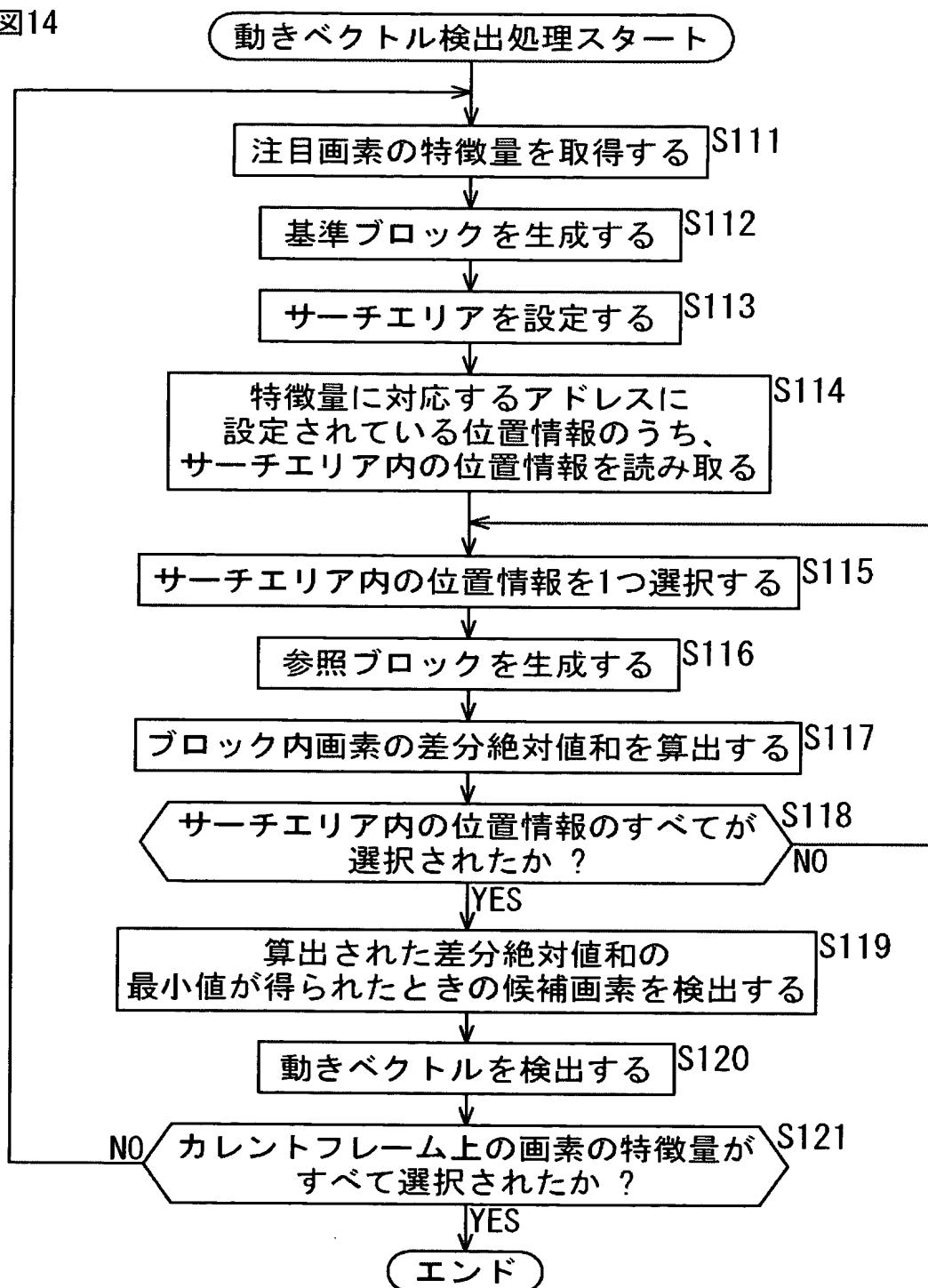
【図13】

図13



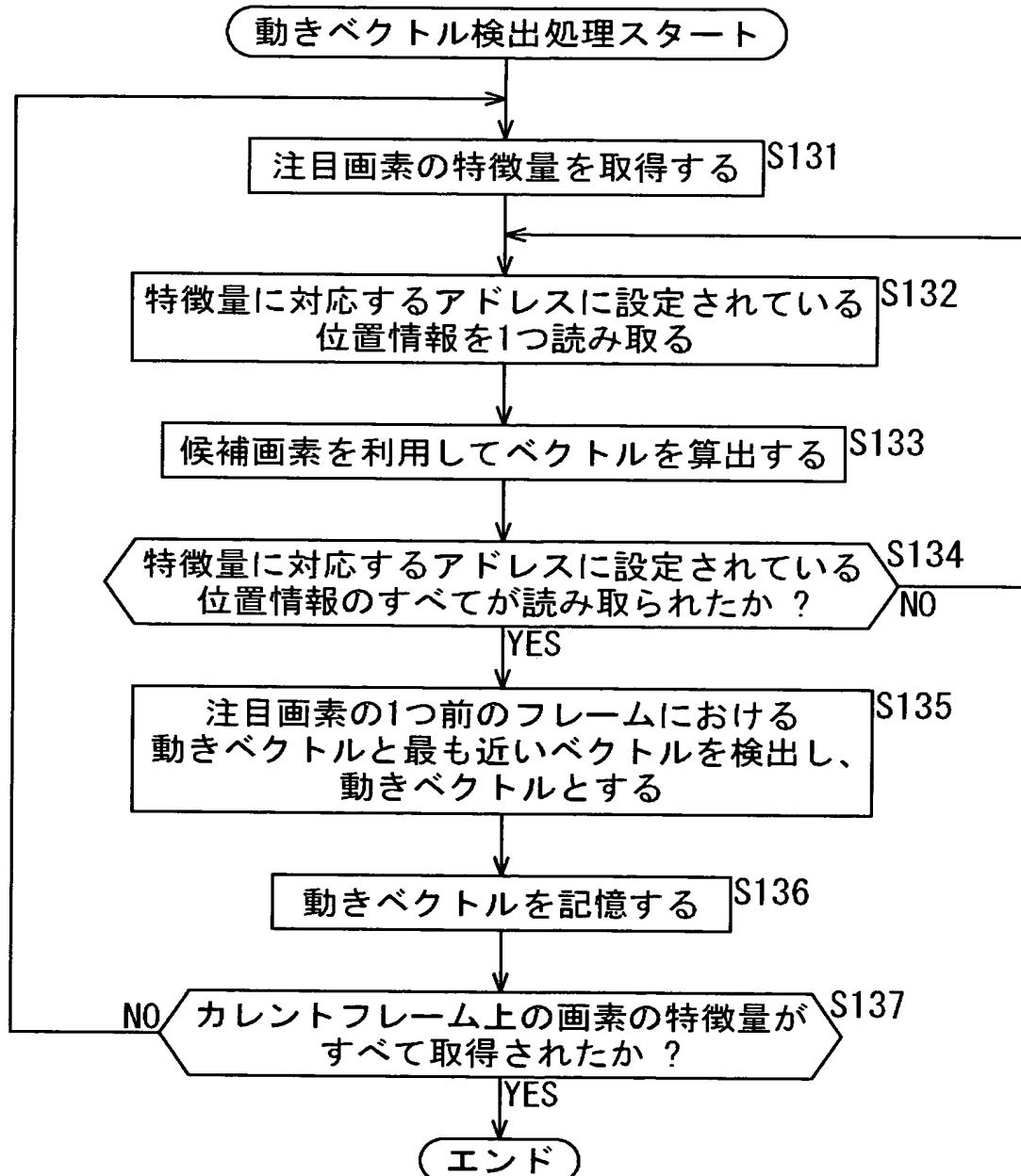
【図14】

図14



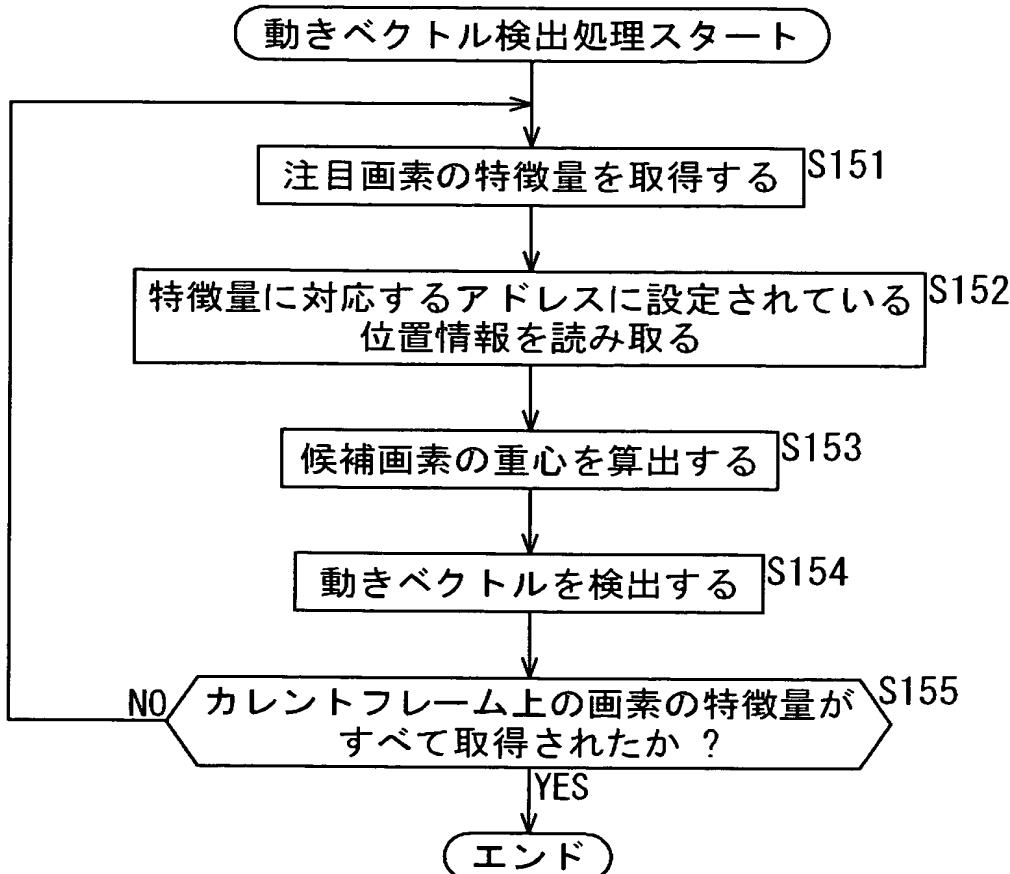
【図15】

図15



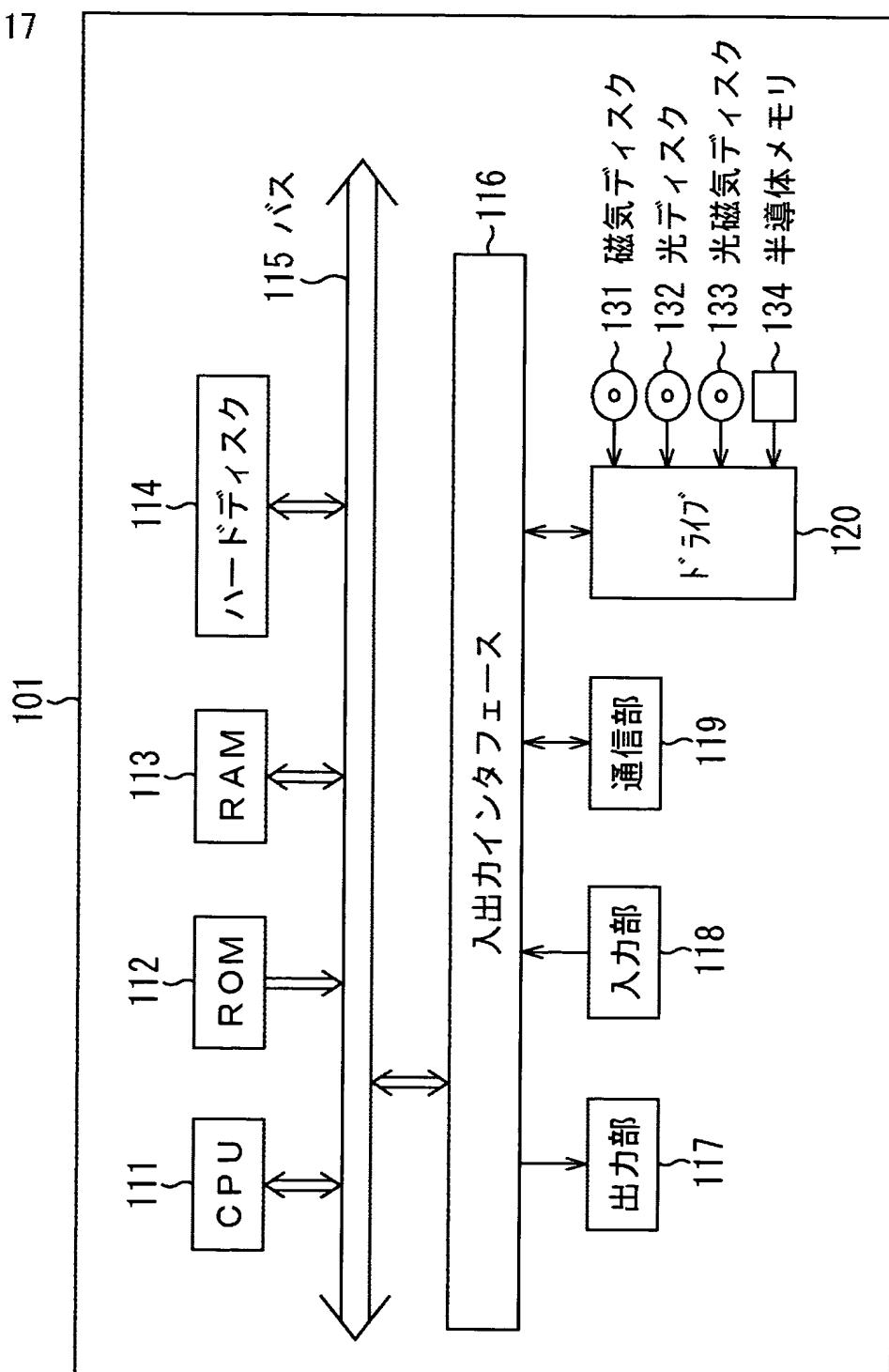
【図16】

図16



【図17】

図17



【書類名】 要約書

【要約】

【課題】 動きベクトルを迅速に検出することができるようとする。

【解決手段】 動きベクトル検出部66は、カレントフレームFcの注目画素Pの位置と、データベース71において、注目画素Pの特微量に対応する特微量アドレスに対応付けられて設定されている各位置情報により特定される参照フレームFr上の各画素（候補画素）の位置とからベクトルをそれぞれ算出する。そして動きベクトル検出部66は、注目画素Pの過去のベクトルと最も近いベクトルが算出されたときの候補画素を検出するとともに、カレントフレームFc上の注目画素Pに対応する参照フレームFr上の画素を始点とし、参照画素を終点とするベクトルを、注目画素Pの動きベクトルとして検出する。

【選択図】 図4

特願2002-296136

出願人履歴情報

識別番号 [000002185]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住所 東京都品川区北品川6丁目7番35号
氏名 ソニー株式会社